

## BST6040L—低压差电压调节器

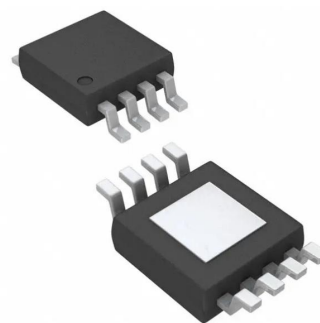
### 一、概述

BST6040L 是一款单片集成低压差电压调节器，其专为需要极低静态电流应用设计的，典型负载电流 400mA。该器件采用 HSOP8 表面粘贴封装，用于为严酷汽车环境下的 MCU 系统供电，因此具备额外的过载，短路和过温保护。当然，BST6040L 也可以用在其他任何需要稳定电压的场合。

在  $3.0V < V_{SP} < 60V$  范围内的输入电压被调节成精度为 1% 的输出电压  $V_{out}$ ，其中基准电压为 1.0V，输出电压可调（具体参考公式 5.1）。

### 二、特性

- 输出电压精度  $\leq \pm 1\%$
- 输出 400mA 典型工作电流
- 低压差、超低功耗，关断电流：8uA
- 过温与短路保护
- 通过 AEC-Q100 认证，适用于汽车电子
- RoHS



## 三、引脚描述

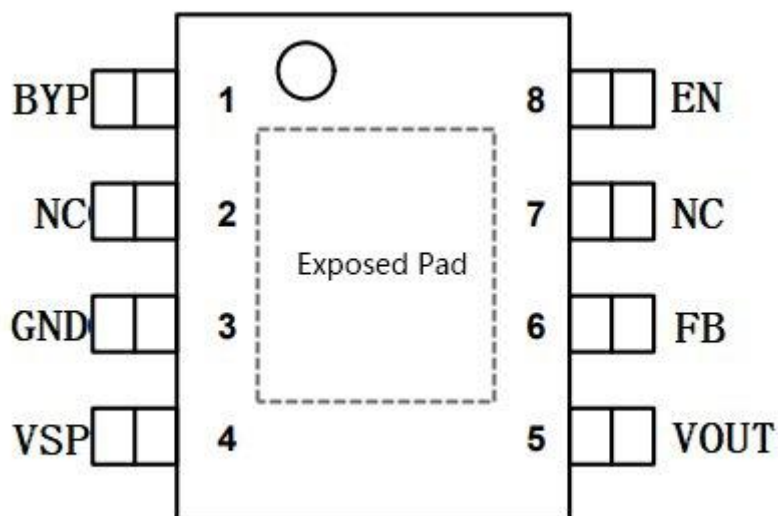


图3-1 BST6040L管脚配置图

表3.1 引脚定义和功能

管脚	符号	功能
1	BYP	低噪声要求时接 0.1uF 陶瓷电容到地，可悬空
2	NC	悬空
3	GND	地
4	VSP	电源输入端
5	Vout	输出端
6	FB	反馈采样输入
7	NC	悬空
8	EN	使能端
	Exposed Pad	底部散热焊盘悬空，为了达到更好的散热效果，应与 GND 连接

#### 四、电路描述

芯片内部的控制运放将由电阻调节的高精度参考电压和一个与输出电压成正比的电压相比较，并通过一个缓冲器来驱动串联 MOS 管的栅极。负载电流的限流控制单元可防止功率元件过饱和，该芯片额外具备过载和过温保护。

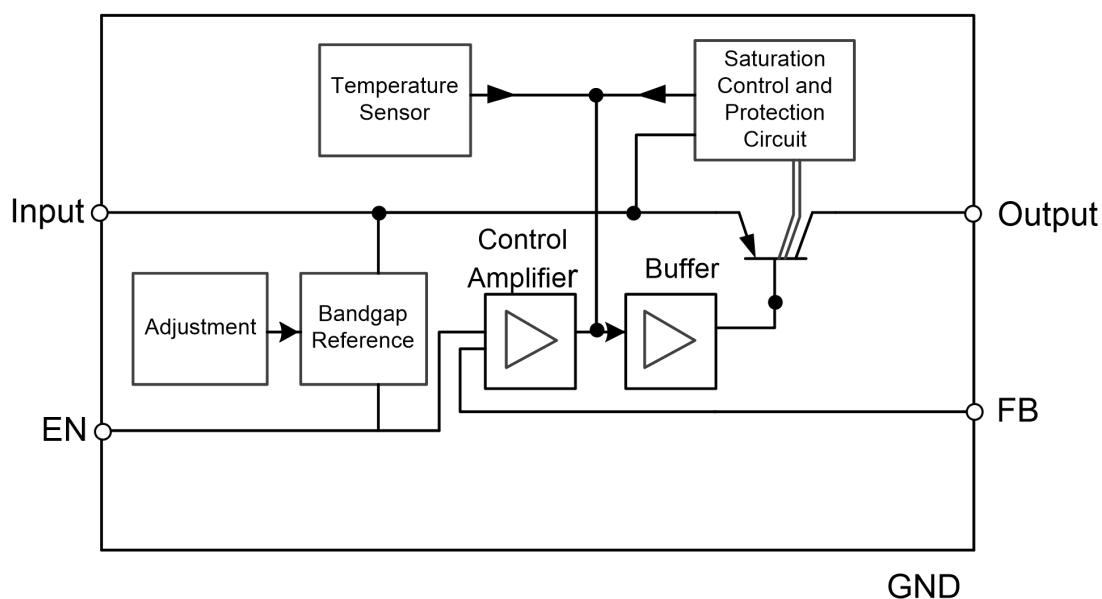


图 4-1 BST6040L 模块框图

表 4.1 最大额定范围

$T_j = -40^{\circ}\text{C}$  到  $150^{\circ}\text{C}$ 。如无特殊说明，所有电压均相对于地。

参 数	符 号	极 限 值		单 位	说 明
		最 小 值	最 大 值		
输入电压	VSP	-0.3	60	V	
使能电压	VEN	-0.3	60	V	
输出电压	VOUT	1	55	V	
温度	$T_j$	-40	150	$^{\circ}\text{C}$	结温

	Tstg	-40	150	°C	存储温度
热阻	Rthj-a	50	90	K/W	HSOP8
ESD 耐压	VESD-HBM	-2000	2000	V	人体放电模型
	VESD-CDM	-1000	1000	V	元件充电模型

1) ESD耐压人体放电模型依据JESD22-A114

2) ESD耐受电压元件充电模型依据JESD22-C101E

表4.2 电气特性

如无特别说明,  $VSP=13.5V$ ;  $-40^{\circ}C \leq Tj \leq 150^{\circ}C$ 。

参 数	符 号	极 限 值			单 位	备 注
		最 小	典 型	最 大		
工作电压	VSP	3		60	V	
使能开启阈值	EN_ON		1.4	1.6	V	1mA<Iout<800mA; 5V<VSP<60V
使能迟滞电压	EN_Hys	0.1	0.6		V	
输出电压	Vout	FB=1.0V 可调输出 1~55V			V	5V<VSP<60V
输出电流 极限值	Ilim		1300	-	mA	5V<VSP<60V
静态电流	Iq1		8	12	uA	EN=0V,
	Iq2		500	800	uA	EN=5V, Iout=200mA
	Iq3		1	2	mA	EN=5V, Iout=800mA
压降	Vdr		1	3	mV	Iout=100uA
			150	300	mV	Iout=200mA
			475	1000	mV	Iout=800mA
输入电压调整 率	Regline		1.0	20	mV	6.0V<VSP<42V Iout=1.0mA
负载调解率	Regload		8.0	30	mV	1.0mA<Iout<100mA
电源抑制比	PSRR		60		dB	Fr = 100HZ;

						$V_r = 0.5V_{pp}$
输出电容	CQ	1			uF	$ESR \leq 4\Omega @ 10KHZ$

1) 压降  $V_{dr} = V_{SP} - V_{out}$  (稳压器将输出电压维持在其额定值上下 100mV 之内所需的输入电压与输出电压差额的最小值)。

### 五、应用信息

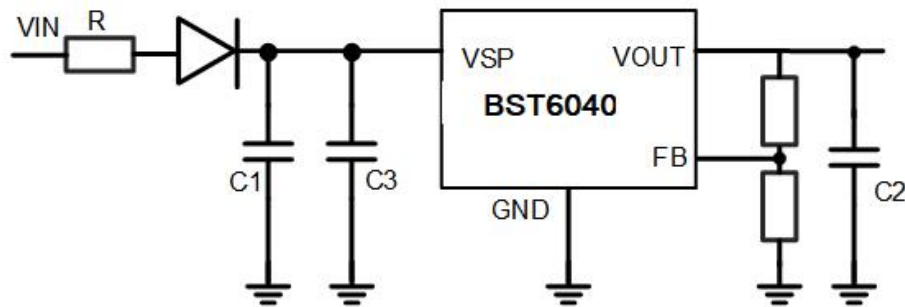


图 5-1 BST6040L 应用电路

1) 在 BST6040L 中，输出电压分压后与典型值为 1.00V 的内部参考电压相比较。在  $3.0V < V_{SP} < 60V$  的输入电压范围内，BST6040LL 输出精度为 1% 的电压如公式 5.1

$$V_{out} = 1.00 \cdot (R1 + R2) / R2 \tag{5.1}$$

2) 图 5-1 和图 5-2 给出了一种典型应用电路。为了确保控制环稳定，BST6040L 输出端需要一个容值至少 2uF、ESR 最大 3Ω 的输出电容,其中钽电容和多层陶瓷电容都合适。

3) 为了补偿走线影响，调节器输入端需要有输入电容（推荐 100nF 的陶瓷电容）。输入电容 C1 串联一个大约 1R 的电阻可以抑制任何因输入电感和输入电容引起的振荡。

4) 为了缓冲电源线影响,可在图 5-1 所示的应用电路中的输入端增加了

一个 470uF 的电解电容 C3。特别是器件由几米长的电源线供电，则推荐增加该电容。

### 六、典型特性曲线

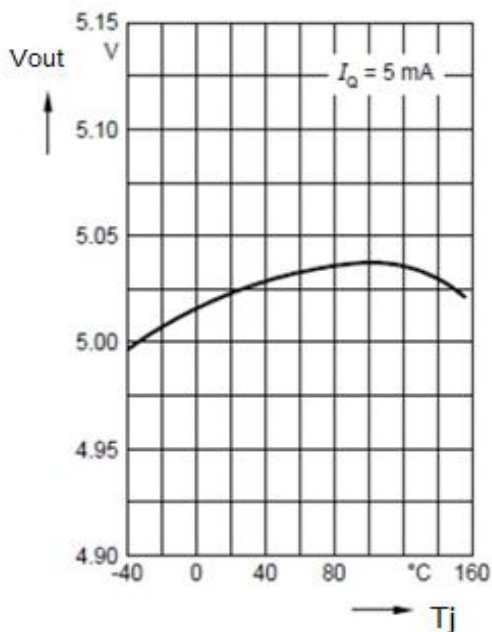


图6-1 输出电压VS结温

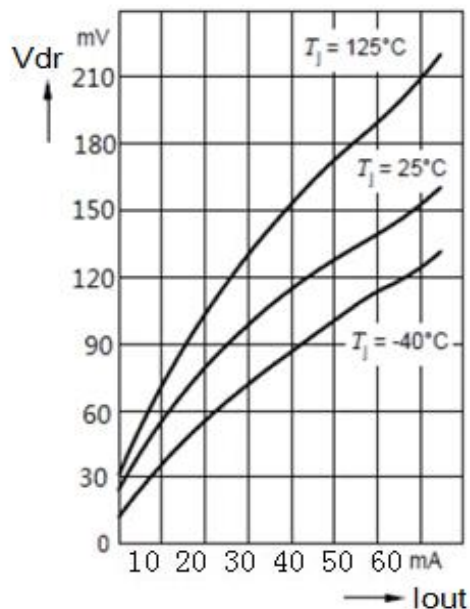


图6-2 压差VS输出电流

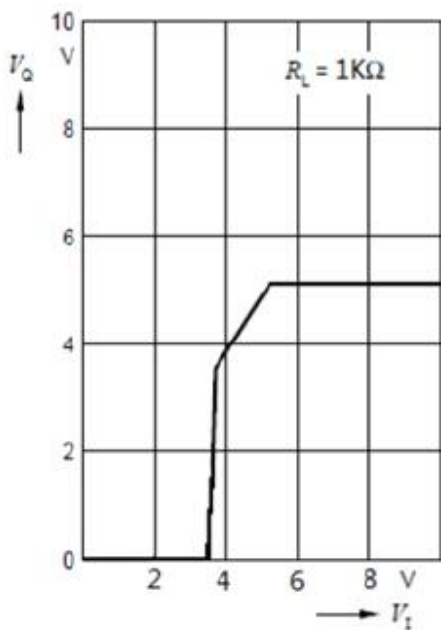


图6-3 输出电压VS输入电压

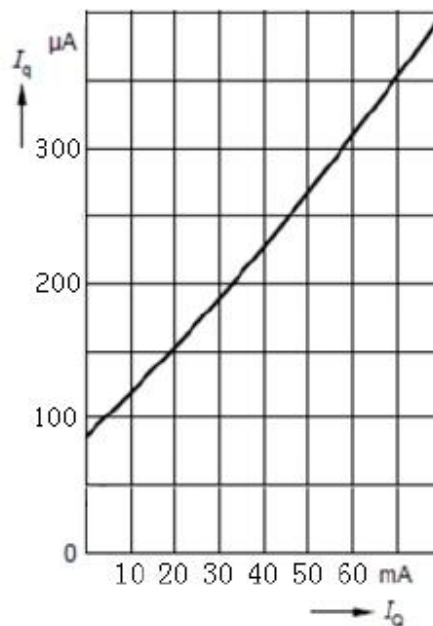
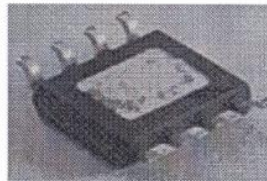
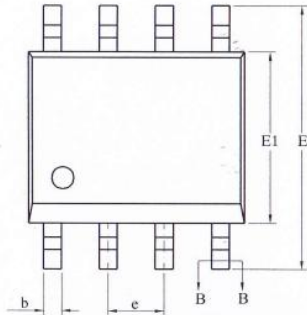
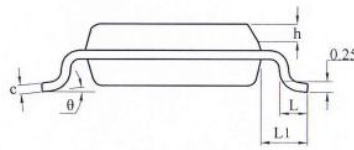
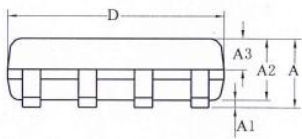
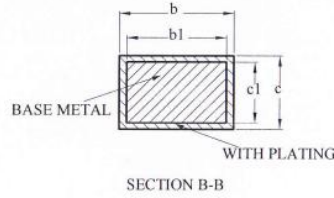
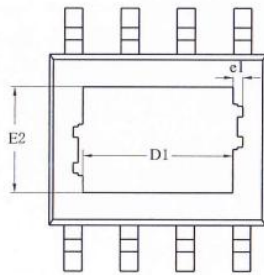


图6-4 静态电流VS输出电流

七、封装信息

HSOP8L封装尺寸



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	—	—	1.65
A1	0.05	—	0.15
A2	1.30	1.40	1.50
A3	0.60	0.65	0.70
b	0.39	—	0.47
b1	0.38	0.41	0.44
c	0.20	—	0.24
c1	0.19	0.20	0.21
D	4.80	4.90	5.00
E	5.80	6.00	6.20
E1	3.80	3.90	4.00
e	1.27BSC		
h	0.25	—	0.50
L	0.50	0.60	0.80
L1	1.05REF		
θ	0	—	8°

Size (mm) L/F Size (mil)	D1	E2	e1
90*90	2.09REF	2.09REF	0.16REF
95*130	3.10REF	2.21REF	0.10REF

## 八、订购信息

### 订购信息

型 号	封 装	输出 电压	包 装 信 息
BST6040L	HSOP8L	可 调	1000pcs/Tape&Reel